



NRK10 系列语音识别芯片

32 位 DSP 智能内核，内置 MIC&MCU

Version 1.4

2019/08/16

NINE CHIP ELECTRONIC CO.,LTD (N-EC)reserves the right to change this document without prior notice.Information provide by N-EC is belived to be accurate and reliable.However, N-EC makes no warranty for any errors which may appear in this document. Contact N-EC to obtain the latest version of device specifications before placing your orders. No responsibility is assumed by N-EC for any infringement of patent or other rights of third parties which may result from its use. In addition,N-EC products are not authorized for use as critical components in life support devices/systems or aviation devices/systems, where a malfunction or failure of the product may reasonably be expected to result in significant injury to the user, without the express written approval of N-EC.



目录

1.	概述	3
2.	特征	3
3.	芯片内部模块结构图	4
4.	芯片电气性能参数	4
4.1	芯片极限电气性能	4
4.2	芯片电气参数	5
5.	芯片封装管脚图和管脚说明表	5
5.1	芯片管脚图 (NRK10 芯片 LQFP32 管脚图不带串口版)	5
5.2	芯片管脚说明表	6
5.3	芯片管脚图 (NRK10 芯片 LQFP32 管脚图带串口版)	7
5.4	芯片管脚说明表	7
6.	功能介绍	9
6.1	UART 串口功能介绍	9
6.2	播放控制介绍	10
7.	典型应用电路	11
7.1	NRK10 最小应用电路图	11
7.2	模块参考电路图	12
8.	芯片封装尺寸图	13
9.	技术支持联系信息	14



1. 概述

NRK10 为广州九芯电子自主研发的一款高性能、低成本的离线语音识别芯片，具有语音识别及播报功能，需要外挂 SPI-Flash，存储词条或者语音播内容。它具有识别率高，工业级性能、简单易用，更新词条方便等优势。广泛应用在智能家居、AI 人工智能、玩具等多种领域。

2. 特征

◆电源管理

-工作电压：3.3V~5.5V，一般为 4.2V

-休眠电流：<7uA

-未休眠待机电流：25~50mA

-唤醒方式：休眠后可以从任何 GPIO、RTC、或 WDT 中断来唤醒，使其进入待机状态；待机状态下通过唤醒词或者词条来进入工作状态。

◆识别

-固定词条，非特定人识别

-可识别 10 个词条（每个词条建议三字或以上），总字数在 35-40 字之间。

-降低采样率可识别 20 条词条（每个词条建议三字或以上），总字数在 30-65 字之间。

-识别环境：安静无回声。

-识别效果：安静无回声环境，2 米内识别率可达 90%及以上，最远距离可以达到 5 米。

-识别语种：可识别32种语种，如英语，中文，日语，粤语等等（不可同时识别多种语种，即一个模块无法同时识别中文，英文，日语）。

◆音频输出

-PWM 输出，可直接驱动 8 欧 0.5W 喇叭；DAC 输出，可外接功放。

◆音频输出的内容需要放置在外挂的 SPI_Flash 中。

◆低电压复位：低于 2.6V 芯片进行复位

◆内置低压差稳压器（LDO） -可在 3.3V 提供 25ma 负载电流 -可配置的输出电压：8 个选项 1.5v/1.7v/1.8v/2.4v/2.5v/2.7v/3v/3.3v，默认为 3.3V。

◆工作温度：-10° C~+70° C。

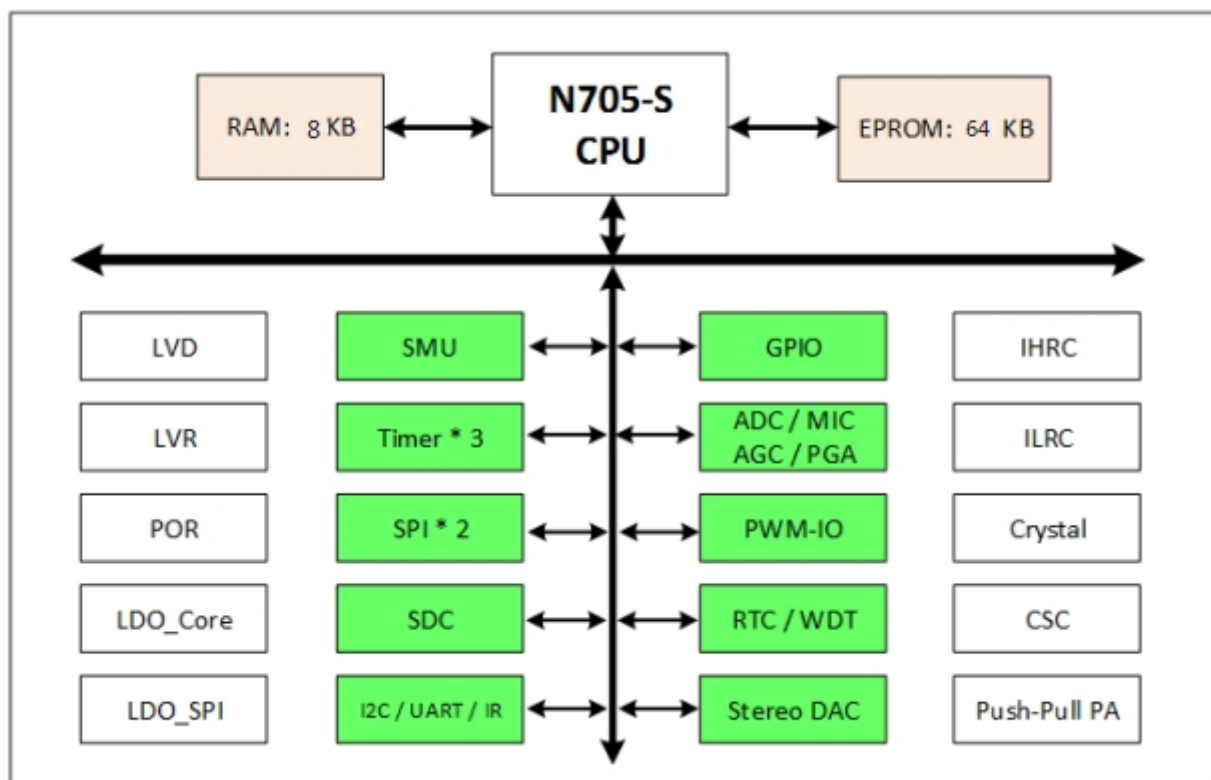
◆封装形式有 LQFP32、COB。

◆芯片程序与词条存储方式是 OTP 存储方式，一次性烧录，都存在主控芯片里面，方便试样与量产。播报的语音存储在外挂 SPI FLASH。支持 8M/16M/32Mbit SPI FLASH。



- ◆内置 UART 串口，方便单片机控制与通信。
- ◆内置 MIC 2 级偏压放大电路，以及自置 AGC 增益控制，以及率噪电路。

3. 芯片内部模块结构图



4. 芯片电气性能参数

4.1 芯片极限电气性能

Symbol	Rating	unit
VDD~GND	-0.5~+6.0	V
Vin	GND-0.3<Vin<VDD+0.3	V
Vout	GND<Vout<VDD	V
Top(operating)	-10~+70	°C
Tst(storage)	-55~+150	°C

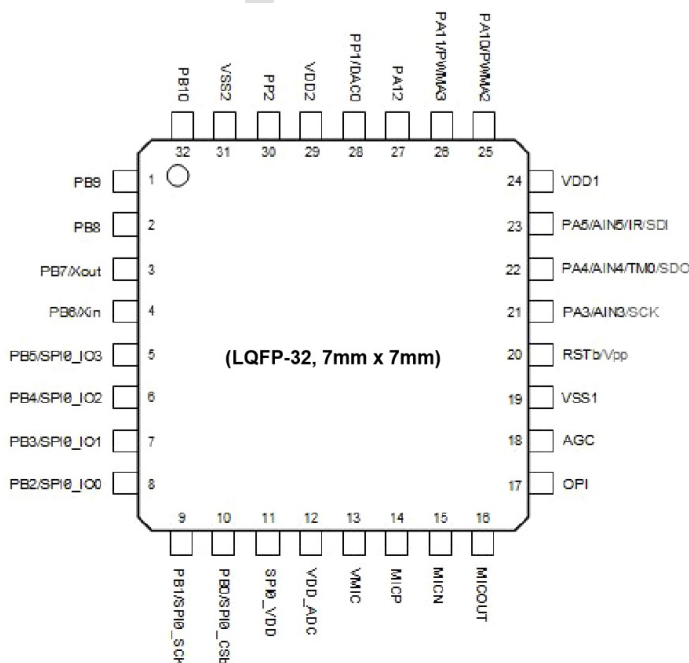


4.2 芯片电气参数

Symbol	Parameter	V _{DD}	Min.	Typ.	Max.	Unit	Condition
V _{DD}	Operating voltage	-	3.0	4.5	5.5	V	CPU_CLK=32MHz
			2.7	4.5	5.5		CPU_CLK=24MHz
			2.2	3.0	5.5		CPU_CLK=16MHz
			2.2	3.0	5.5		CPU_CLK=12MHz
			2.2	3.0	5.5		CPU_CLK=32.768KHz
I _{HALT}	Halt Current		3	0.1		uA	CPU stop, all functions off, Disable SPI0_VDD ^{*1}
			4.5	0.1			
			3	1.1		uA	CPU stop, all functions off, Enable SPI0_VDD ^{*1}
			4.5	1.3			
I _{SB}	Standby Current		3	3.5		uA	CPU stop, all functions off, RTC on, Enable SPI0_VDD ^{*1}
			4.5	4.5			
I _{OP}	Operating Current	Slow Mode	3	58.3		uA	CPU_CLK=32.768KHz, Enable SPI0_VDD ^{*1}
			4.5	75			
		Normal Mode	3	6.1		mA	CPU_CLK = 12MHz, Core_LDO = 2.3V, Enable SPI0_VDD ^{*2}
			3	7.5			
			4.5	12.0			
			4.5	19.1			

5. 芯片封装管脚图和管脚说明表

5.1 芯片管脚图（NRK10 芯片 LQFP32 管脚图不带串口版）





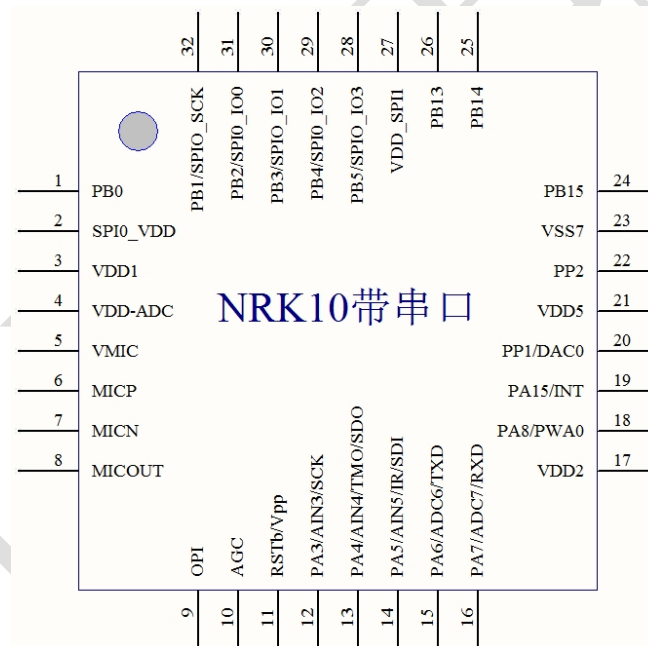
5.2 芯片管脚说明表

引脚	引脚名称	功能描述
1	PB9	I/O 口，做输入输出使用
2	PB8	I/O 口，做输入输出使用
3	PB7/Xout	I/O 口/晶振输出脚，晶振频率范围 32768HZ~16MHZ
4	PB6/Xin	I/O 口/晶振输出脚，晶振频率范围 32768HZ~16MHZ
5	PB5/SPIO_I03	Flash 通信脚接 I03/HOLD
6	PB4/SPIO_I02	Flash 通信脚接 WP/I02
7	PB3/SPIO_I01	Flash 通信脚接 D0/I01
8	PB2/SPIO_I00	Flash 通信脚接 DI/I00
9	PB1/SPIO_SCK	Flash 通信脚接 SCK
10	PB0/SPIO_CSb	Flash 通信脚接 CS
11	SPIO_VDD	Flash 电源 VCC
12	VDD-ADC	模拟电源串电阻到 VCC
13	VMIC	麦克风供电脚
14	MICP	麦克风 P 端（靠电源端）
15	MICN	麦克风 N 端（靠地端）
16	MICOUT	MICOUT
17	OPI	OPI
18	AGC	AGC
19	VSS1	地
20	RSTb/Vpp	编程电源，使用时留空
21	PA3/AIN3/SCK	I/O 口/编程数据脚，使用时留空
22	PA4/AIN4/TMO/SDO	I/O 口/编程数据脚，使用时留空
23	PA5/AIN5/IR/SDI	I/O 口/编程数据脚，使用时留空
24	VDD1	电源



25	PA10/PWMA2	I0 口，脉冲宽度调制输出信号脚
26	PA11/PWMA3	I0 口，脉冲宽度调制输出信号脚
27	PA12	I0 口，可作为单片机通信 data 线
28	PP1/DAC0	PWM1/DAC 信号输出脚，喇叭输出口
29	VDD2	电源
30	PP2	PWM2 信号输出脚，喇叭输出口
31	VSS2	地
32	PB10	I0 口，做输入输出使用

5.3 芯片管脚图（NRK10 芯片 LQFP32 管脚图带串口版）



5.4 芯片管脚说明表

引脚	引脚名称	功能描述
1	PB0	I0 口，Flash 通信脚接 CS
2	SPIO_VDD	Flash 电源 VCC



3	VDD1	电源
4	VDD-ADC	模拟电源串电阻到 VCC
5	VMIC	麦克风供电脚
6	MICP	麦克风 P 端（靠电源端）
7	MICN	麦克风 N 端（靠地端）
8	MICOUT	MICOUT
9	OPI	OPI
10	AGC	AGC
11	RSTb/Vpp	编程电源，使用时留空
12	PA3/AIN3/SCK	编程数据脚，使用时留空
13	PA4/AIN4/TMO/SDO	编程数据脚，使用时留空
14	PA5/AIN5/IR/SDI	编程数据脚，使用时留空
15	PA6/ADC6/TXD	串口 TX/IO 口
16	PA7/ADC7/RXD	串口 RX /IO 口
17	VDD2	VDD
18	PA8/PWA0	可做 PWM 口输出，IO 口输出
19	PA15/INT	信号输入口
20	PP1/DAC0	PWM1/DAC 信号输出脚，喇叭输出脚
21	VDD5	BAT_VDD，电源
22	PP2	PP2 喇叭输出脚
23	VSS7	地线
24	PB15	IO 口，可做输入输出口
25	PB14	IO 口，可做输入输出口
26	PB13	IO 口，可做输入输出口
27	VDD_SPI1	VDD 电源
28	PB5/SPI0_I03	Flash 通信脚接 I03/HOLD
29	PB4/SPI0_I02	Flash 通信脚接 WP/I02



30	PB3/SPIO_I01	Flash 通信脚接 D0/I01
31	PB2/SPIO_I00	Flash 通信脚接 DI/I00
32	PB1/SPIO_SCK	Flash 通信脚接 SCK

6. 功能介绍

6.1 UART 串口功能介绍

NRK10 语音识别芯片内置标准UART异步串口接口，通讯数据格式是：起始位：2 位AA；模式位：FA/FB 发送/接收；数据位 2 位：00H~FFH；校验位：2 位，校验位与数据位相加为 FFH。使用电脑串口调试助手，需要正确设置串口的参数，设置如图：



输出指令：

序号	词条	串口码 (NRK10 发 MCU)
1	词条 1	AA FA 00 FF
2	词条 2	AA FA 01 FE
3	词条 3	AA FA 02 FD
4	词条 4	AA FA 03 FC
5	词条 5	AA FA 04 FB
6	词条 6	AA FA 05 FA
7	词条 7	AA FA 06 F9
...

播放语音：

序号	串口码 (MCU 发 NRK10)	播放语音
1	FB 00 FF	语音 1



2	AA FB 00 FF	语音 2
3	AA FB 01 FE	语音 3
4	AA FB 02 FD	语音 4
5	AA FB 03 FC	语音 5
6	AA FB 04 FB	语音 6
7	AA FB 05 FA	语音 7
...

NRK10 播放完语音后返回 AA FC 00 FF ; 单片机停止指令 AA FC FF 00 ;

6.2 播放控制介绍

词条介绍： 词条指我们所要说出识别指令 标准版本的词条中“小明”作唤醒词，唤醒后才能识别其他词条，详情请见下表：工程编号为：18856_V04

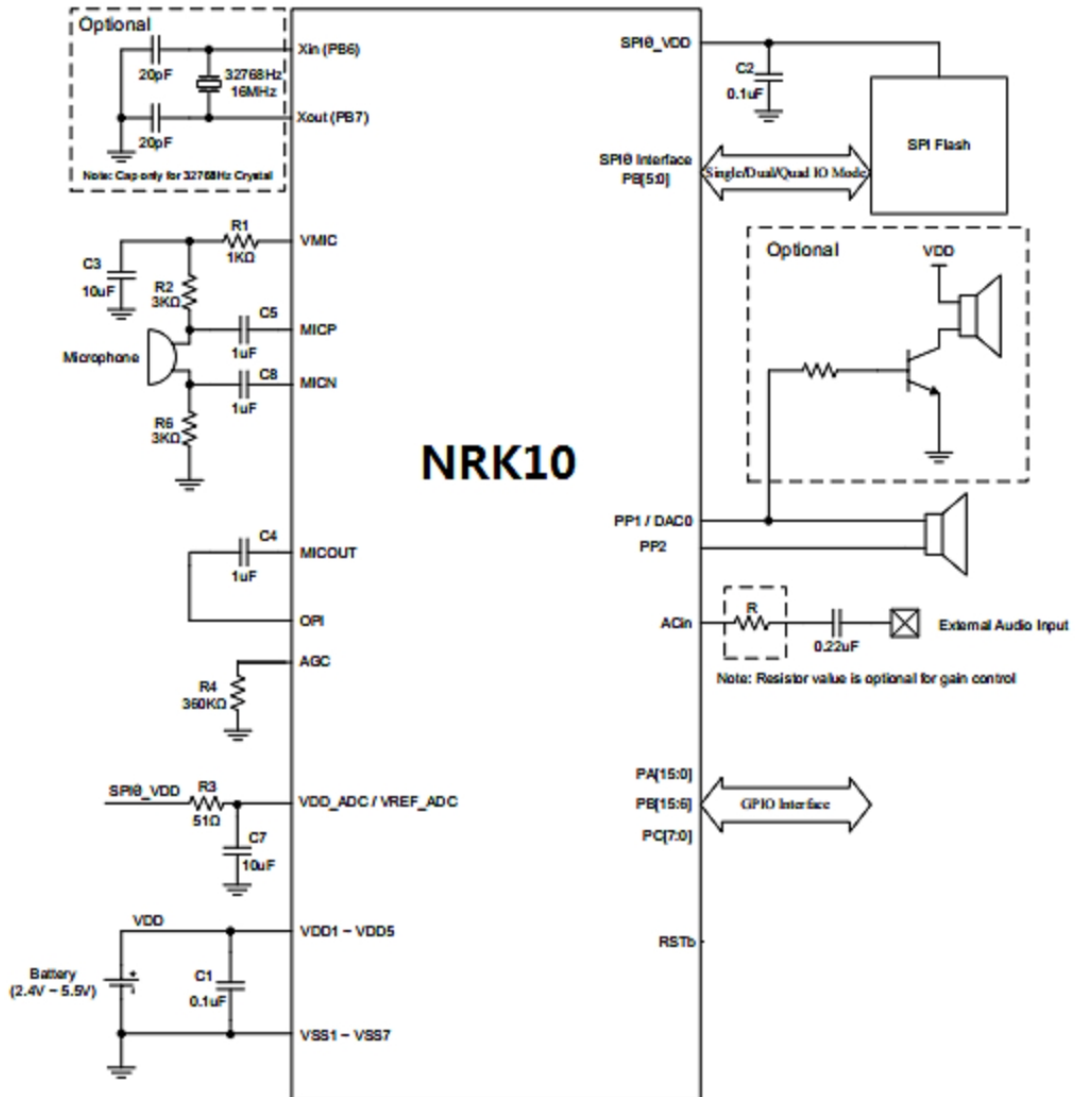
语音的控制要求：		非特定人识别，不播放语音，不要带flash，IO为PA10为白光，PA11为黄光，IO2为PB10为唤醒指示灯，亮灯为高电平，灯的频率为26K				
序号	唤醒	回答	指令	回答	效果	串口指令
1			请开灯		开上一次状态的LED灯	AA 00 FF
2			请关灯		关闭所有LED灯	AA 01 FE
3	小明, 小明		调亮一点		高度从10%-40%-100%	AA 02 FD
4			调暗一点		高度从100%-40%-10%	AA 03 FC
5			变白光		白光LED亮(上个状态高度)	AA 04 FB
6			变黄光		黄光LED亮(上个状态高度)	AA 05 FA
7			变中性光		白光黄光LED亮(上个状态高度)	AA 06 F9
8			睡眠模式		上个状态的色温10%高度，定时5分钟后关闭所有的LED灯	AA 07 F8
9			最大亮度		亮度100%	AA 08 F7
10			最小亮度		亮度10%	AA 09 F6

注：1. 此版本可以不带串口版芯片 PA10, PA11 直接接灯；也可以用带串口版本 PA6, PA7 直接输出串口信号 2. 标准版本词条用于测试，如要修改词条请联系业务人员 3. UART 口，可与单片机通讯使用 4. 唤醒后延迟时间为 10 秒，接收指令后重新计时，不用每次都叫唤醒词。



7. 典型应用电路

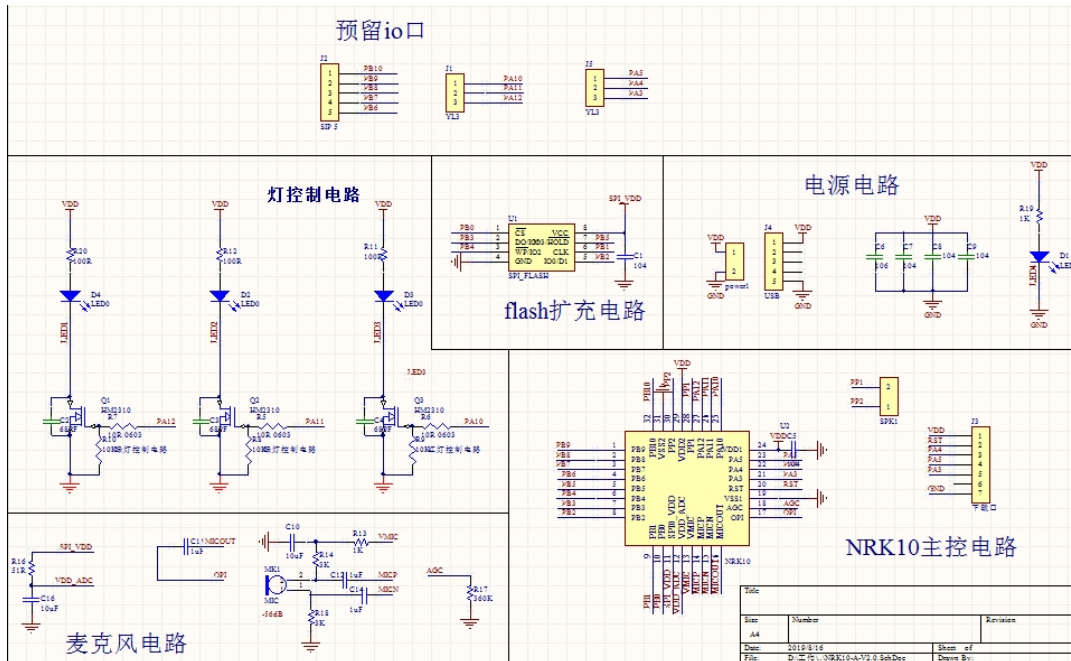
7.1 NRK10 最小应用电路图



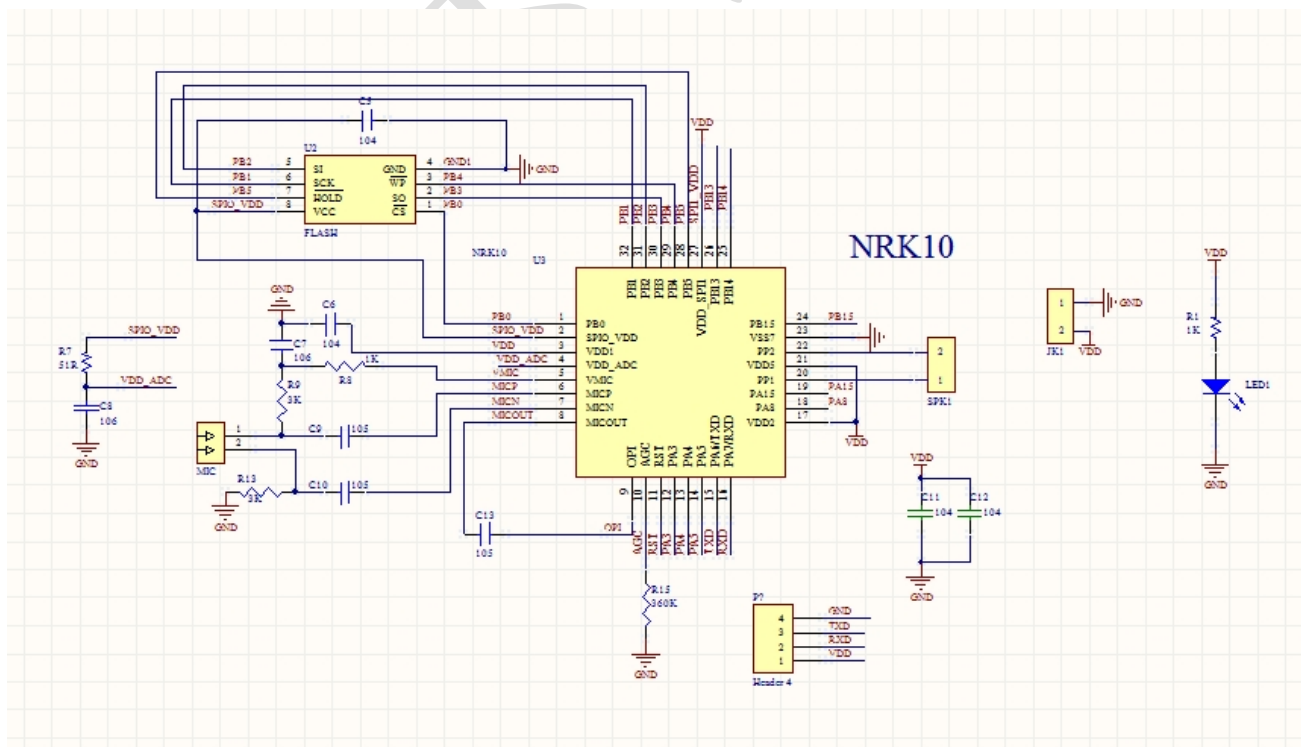


7.2 模块参考电路图

7.2.1 不带串口版原理图

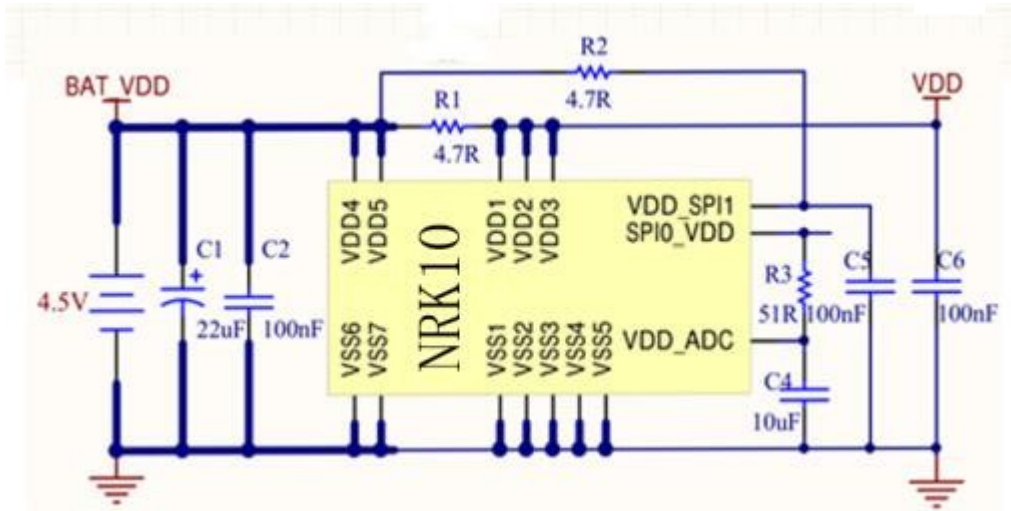


7.2.2 带串口版原理图





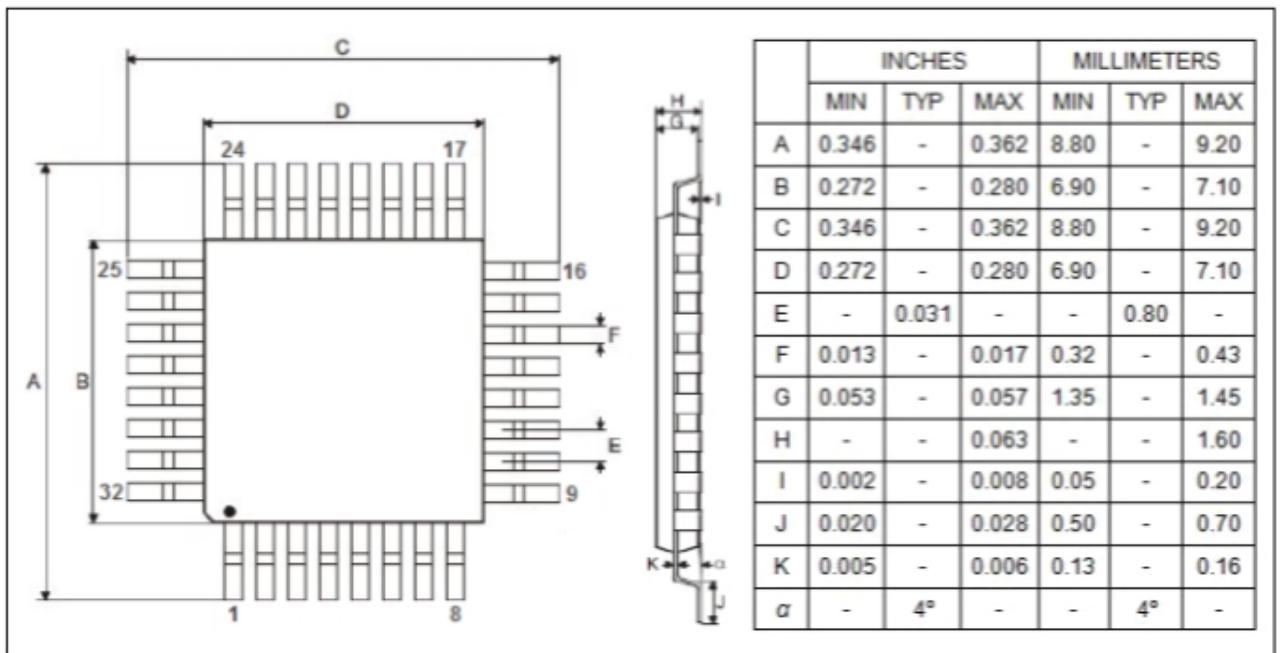
7.2.3 电源部分原理图



- 布板时候,电源跟地要采用单端输入,不要跟其他电路相互干扰,在电源处尽量加大电容稳压,MIC电路需要差分布线,尽量走直线,MIC周围都不要铺地,避免干扰,影响灵敏度。另外 C14 电容采用 1nF~10nF 之间,要灵敏最高的话,采用 1nF,SPI0_VDD 与 VDD 不要直接相连。

8. 芯片封装尺寸图

23.4 LQFP-32 (7mm x 7mm)





9. 技术支持联系信息

广州九芯电子科技有限公司

公司地址：广州市天河区广棠西路 8 号 F 栋 3 楼

业务电话：020-32037227/400-8616-826

业务传真：020-32037227-642

业务电邮：xy@vic18.com

技术 QQ：1799137205

产品主页：www.vic18.com

免责声明

本公司有能保留任何时候在不事先声明的情况下对相关文档的修改权力。